

Hochschullehrer	Thema		geeignet für Studierende		
	Nr.	Bezeichnung	Studiengang	Anzahl	Namen
Baldauf	5	Aufbau und Erprobung eines LiFi-Übertragungssystems	ONF, SAV	1	
Baldauf	6	Untersuchungen zum zeitlichen Schaltverhalten von rekonfigurierbaren Feldeffekttransistoren	ONF, SAV	1	
Baldauf	7	Optimierung einer Teslaspulensteuerung für einen E-Felddemonstrator	EE, ONF, SAV	1	
Baldauf	8	Entwurf und Aufbau eines Demonstrators für supraleitende Strombegrenzung	EE	1	
Boden	4	Portierung des Praktikumsversuchs zur Quadraturamplitudenmodulation auf eine Simulationsplattform mit Matlab/Simulink (gemeinsame Betreuung mit Dipl.-Ing. Vollmer)	Eld-IE, EEb-IE	2	
Boden	5	Konzeptionelle Analyse eines 77-GHz Automobilradarsystems von NXP zur Verwendung innerhalb des Laborpraktikums der Fakultät Elektrotechnik (mit Unterstützung von Dipl.-Ing. Wießner, NXP Dresden)	Eld-IE EEem-IE (neu)	2 1	
Dimter	2	Modernisierung eines vertikalen Gelenkarmroboters Rob 3i	EEem	1	Raasch
Göhler	18	Beiträge zur Entwicklung eines elektromagnetischen (energy harvesting) Mikrogenerators (HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	19	Beiträge zu einer Bibliothek leistungselektronischer Schaltungen im Simulationssystem Portunus (HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	20	"Hacken" des seriellen Protokolls eines Steuergeräts (Projektweiterführung; HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	21	Beiträge zu einer Bibliothek von Arduino-Erstsemesterversuchen (HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	22	Statische und dynamische Simulation eines Trench-Power-MOSFETs (HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	23	Beiträge zu einer Bibliothek von Analogschaltungen im Simulationssystem LTSpice (HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	24	Programmierung von Testapplikationen für verschiedene Mikrocontroller Architekturen (PLS GmbH, Lauta)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	25	Implementierung einer GTM Sample Applikation auf Mikrocontroller Aurix 2G (PLS GmbH, Lauta)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	26	Weiterentwicklung einer Demonstrations-Software für eine Roboterarm-Steuerung mittels GTM (PLS GmbH, Lauta)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	27	Weiterentwicklung einer Demonstrations-Software für eine Roboterarm-Steuerung mittels inverser Kinematik (PLS GmbH, Lauta)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	28	Selbsttestmodul (Hard-/Software) für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	29	Kalibriermodul (Hard-/Software) für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	30	Demonstrator (Hard-/Software) für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	31	Softwareerweiterungen für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	32	Datenauswertung zur Erfassung von Fehlern für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	33	Applikationserstellung für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	

Hochschullehrer	Thema	Bezeichnung	geeignet für Studierende		Namen
	Nr.		Studiengang	Anzahl	
Hirsch	9	Simulation, Aufbau und Charakterisierung von Reflexionsoszillatoren im GHz-Frequenzbereich	EE, EA, EN, EM EEm - EAS, EE, PA, PI, ONF, SAV, MS, FM	1-2	
Hirsch	10	Optimierung von Mikrowellen-Resonatoren für Sensoranwendungen (EM-Feldsimulationen)	EE, EA, EN, EM EEm - EAS, EE, PA, PI, ONF, SAV, MS, FM	1	
Hirsch	11	Simulation eines Messkopfes für Elektronenspinresonanz (EM-Feldsimulationen)	EE, EA, EN, EM EEm - EAS, EE, PA, PI, ONF, SAV, MS, FM	1	
Hirsch	12	Entwicklung, Aufbau und Inbetriebnahme eines Testpegelgenerators für EMV-Messungen	EE, EA, EN, EM EEm - EAS, EE, PA, PI, ONF, SAV, MS, FM	1	
Hirsch	13	Entwicklung, Aufbau und Erprobung eines 10 GHz-Vorteilers für Zählfrequenzmesser	EE, EA, EN, EM EEm - EAS, EE,	1	
Hirsch	14	Überarbeitung eines Praktikumsversuches zu EMV-Messungen	EE, EA, EN, EM EEm - EAS, EE,	1	
Hirsch	15	Ausarbeitung und Erprobung eines Praktikumsversuches zu Messungen mit einem Netzwerkanalysator	EE, EA, EN, EM EEm - EAS, EE, PA, PI, ONF, SAV, MS, FM	1-2	
Hirsch	16	Einbindung eines Netzwerkanalysators in ein Messprogramm (Programmierung mit C++ und Bibliothek wxWidgets)	EE, EA, EN, EM EEm - EAS, EE, PA, PI, ONF, SAV, MS, FM	1	
Schmidt	16	Gerätekonstruktion - Entwicklung eines Smart Garden Systems zur Pflanzenaufzucht: Automatisierte Wachstumsüberwachung und Steuerung der Umwelt- und Versorgungsparameter (pH-Wert, Feuchte, UV-Licht, Nährstoffe und Wasser)*	Eld/EEm-AM	1	
Schmidt	17	Gerätekonstruktion - Erarbeitung einer Messroutine für siebgedruckte Leiterbahnen und Entwurf eines Prüfstandes	Eld/EEm-AM	1	
Schmidt	18	Gerätekonstruktion - Ionenantrieb für Drohnen - Entwicklung einer kompakten DC-Hochspannungsversorgung für einen EHD-Ionenantrieb in Luft	Eld/EEm-EA	1	
Schmidt	19	Gerätekonstruktion - Entwicklung eines User-Interfaces für einen Tribo-Messplatz	Eld/EEm-AM	1	
Schmidt	20	Gerätekonstruktion - Entwicklung eines Gehäusekonzeptes mit spezifischer Probenzuführung für einen Messplatz zur Erfassung der triboelektrischen Aufladung von Pulverlackpartikeln	Eld/EEm-AM	1	
Schmidt	21	Gerätekonstruktion - Konzeption und Entwicklung eines Zyklonabscheiders zur Partikelabführung in einem triboelektrischen Partikelprüfsystem	Eld/EEm-AM	1	
Schönherr	3	Erweiterung eines Prozessomodells (VHDL) um Vektor-Befehle	IE/AM/(EA) EEm-IE/AM/(EA)	2 1	
Schönherr	4	Untersuchung der Konfigurationsmöglichkeiten von RISC-V-Prozessoren	IE/AM/(EA) EEm-IE/AM/(EA)	2 1	
Schönherr	5	Erweiterung von VHDL-Modulen für UDP um Berechnung und Prüfung der Prüfsumme	IE/AM/(EA) EEm-IE/AM/(EA)	2 1	
Schönherr	6	Untersuchung von Hardware-Implementierungen von SAT-Algorithmen	IE/AM/(EA) EEm-IE/AM/(EA)	2 1	
Zaiczek	8	Implementierung der Interprozessor-Kommunikation eines C2000 F28379D Dual-Core Antriebscontrollers zum Betrieb von zwei Antriebsregelungen	EEm: MS, EAS, PA, PI, ONF, SAV Elm: EA, AM, IE	1	
Zaiczek	9	Implementierung einer Sensorschnittstelle für einen Antriebscontroller der TI-C2000-Familie (CAN-Bus-Schnittstelle)	EEm: MS, EAS, PA, PI, ONF, SAV Elm: EA, AM, IE	1	
Zaiczek	10	Implementierung einer Kommunikationsschnittstelle (Controller, FPGA, Host-PC) für einen Antriebsversuchsstand mithilfe von LabView	EEm: MS, EAS, PA, PI, ONF, SAV Elm: EA, AM, IE	1	
Zaiczek	11	Erweiterung eines Laborversuchsstands zur Regelung einer Gleichstrommaschine mithilfe von LabView (konkret: Implementierung eines Feldschwächbetrieb / Regelung der Lastmaschine)	EEm: MS, FM, EAS, PA, PI Elm: EA, AM	1	
Zaiczek	12	Auslegung und Umsetzung eines elektrischen Antriebs zur Realisierung der Vertikalbewegung des Greifers an einem Schachroboter	EEm: MS, FM, EAS, PA, PI Elm: EA, AM	1	

Ablauf der Einschreibung:

1. beim Professor melden
2. persönliche Einschreibung bei Frau Glöckner