

Hochschullehrer	Thema		geeignet für Studierende		
	Nr.	Bezeichnung	Studiengang/ Studienrichtung	Anzahl	Namen
Baldauf	1	Simulation des zeitlichen Schaltverhaltens von rekonfigurierbaren Feldeffekttransistoren	EN EEem - ONF, SAV	1	
Baldauf	2	Entwurf und Aufbau einer Versuchsanordnung zur Demonstration von Supraleiter-Effekten	EE, EN	1	
Baldauf	3	Konzeptionierung und Programmierung (MATLAB) zur automatisierten Charakterisierung von optoelektronischen Sendern und Empfängern für Datenübertragungssysteme	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2 1	
Baldauf	4	Optimierung eines Spektrometer-Messplatzes für automatisierte Messungen mit einer spektralen Auflösung von unter 1 nm	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2 1	
Baldauf	5	Optimierung einer Teslaspulensteuerung für einen E-Felddemonstrator	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2 1	
Boden	M1	Nichtlineare Verzerrungen durch Schwingpulenerwärmung in Lautsprechern	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2 1	Simon
Engelbrecht	M1	Simulation und Performancevergleich von 5G-Standalone- (SA) und Non-Standalone-Architekturen (NSA) mit ns-3 unter Verwendung von Open-Source-Erweiterungen	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2 1	Alshanta
Engelbrecht	M2	Design, Optimization and Characterization of Traffic Monitoring System based on Silicon Microphones	EA, AM, IE EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	Reinhard
Giering	M1	Reduzierung der Überätzzeit im Nitridentfernungsprozess	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	Mersiowsky
Göhler	1	Charakterisierung eines MOS-Transistors für Raumfahrtanwendungen	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	2	Beiträge zu einer Bibliothek leistungselektronischer Schaltungen im Simulationssystem Portunus (HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	3	"Hacken" des seriellen Protokolls eines Steuergeräts (Projektweiterführung; HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	4	Beiträge zu einer Bibliothek von Arduino-Erstsemesterversuchen (HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	5	Statische und dynamische Simulation eines Trench-Power-MOSFETs (HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	6	Beiträge zu einer Bibliothek von Analogschaltungen im Simulationssystem LTSpice (HTW Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	7	Programmierung von Testapplikationen für verschiedene Mikrocontroller Architekturen (PLS GmbH, Lauta)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	8	Implementierung einer GTM Sample Applikation auf Mikrocontroller Aurix 2G (PLS GmbH, Lauta)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	9	Weiterentwicklung einer Demonstrations-Software für eine Roboterarm-Steuerung mittels GTM (PLS GmbH, Lauta)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	10	Weiterentwicklung einer Demonstrations-Software für eine Roboterarm-Steuerung mittels inverser Kinematik (PLS GmbH, Lauta)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	11	Selbsttestmodul (Hard-/Software) für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	12	Kalibriermodul (Hard-/Software) für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	

Hochschullehrer	Thema		geeignet für Studierende		
	Nr.	Bezeichnung	Studiengang/ Studienrichtung	Anzahl	Namen
Göhler	13	Demonstrator (Hard-/Software) für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	14	Softwareerweiterungen für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	15	Datenauswertung zur Erfassung von Fehlern für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Göhler	16	Applikationserstellung für ein innovatives Leiterplattentestsystem (ATEip GmbH, Dresden)	EE, EA, EN, EM EEem - EAS, EE, PA, PI, ONF, SAV, MS, FM	2-3 1	
Henker	1	Entwicklung einer Demonstration und Übung zur Funktion und Konfiguration der Trigger-Möglichkeiten digitaler Oszilloskope (geeignet für alle Studenten mit ...) Voraussetzung: Matlab und Beherrschung Messtechnik)	Bachelor / Diplom	1 - 2	
Henker	2	Implementierung von Impedanzmessungen und Bewertung von Kalibrieralgorithmen für einen modularen Network-Analyzers bis 6 GHz (Do-It-Yourself Vector-Network-Analyzer-Kit von Mini-Circuits) und Portierung der Ansteuerung über Python/Matlab (geeignet für alle Studenten mit Kenntnissen der Hochfrequenz- und Messtechnik, sowie grundlegende Programmiererfahrungen in Matlab oder Python)	Diplom-IE oder Master-IE	1 - 2	
Henker	3	Setup of electronics exercises with the ADALM1000 Active Learning Module (siehe auch https://wiki.analog.com/university/tools/m1k , geeignet für alle Studenten mit Interesse an Elektronik und Matlab, für Einsteiger geeignet)	Bachelor	1	
Hirsch	1	Einbindung eines Netzwerkanalysators in ein bestehendes Messprogramm (Programmierung C++, Schnittstellen)	EA, AM, IE EEem - EA, AM, IE	1-3	
Hirsch	2	Aufbau und Erprobung eines 10 GHz-Vorteilers für Zählfrequenzmesser (Hardwareentwicklung)	EA, AM, IE EEem - EA, AM, IE	1-2	
Hirsch	3	Reflexion und Streuung von Mikrowellen an Schichtstrukturen aus Holz (Feldsimulationen)	EA, AM, IE EEem - EA, AM, IE	1-2	
Hirsch	4	Reflexion und Streuung von Mikrowellen an Schichtstrukturen aus Holz (Aufbau von Versuchen, Messungen im Labor)	EA, AM, IE EEem - EA, AM, IE	1-2	
Hirsch	5	Erprobung eines Oberflächen-Scanners mit Feldsonde und Messoszillator (Hardware, Messtechnik)	EA, AM, IE EEem - EA, AM, IE	1-3	
Hirsch	6	Überarbeitung eines Praktikumsversuches zu EMV-Messungen	EA, AM, IE EEem - EA, AM, IE	1-2	
Hirsch	7	Simulation, Aufbau und Charakterisierung eines Reflexionsoszillators für Messzwecke (Schaltungstechnik, HF-Technik)	EA, AM, IE EEem - EA, AM, IE	1-2	
Hirsch	8	Elektrische Charakterisierung und Modellierung eines MQW-Modulators zur Auslegung einer hochfrequenten Rechteckansteuerung	EA, AM, IE EEem - EA, AM, IE	1	Linus Dagys
Kelber	1	Weiterentwicklung einer mikrokontrollerbasierten Uhr (Schaltung, Software, 3D-Druck) ODER Entwicklung einer mikrokontrollerbasierten Beleuchtung für die Bildaufnahme, Betreuung LL: DI Stoll	AM, IE	2-3	
Meyer	M1	Validierung eines Schutzkonzeptes für Erdfehler auf Grundlage eines realen Fehlerereignisses	EEem	1	Hansen
Meyer	M2	Grundlagenuntersuchung zur Umsetzung der Spannungsstabilitätsüberwachung im Schutzsystem	EEem	1	Gröger
Schmidt	M1	Gerätekonstruktion/Automatisierung – Entwicklung eines Smart-Garden-Systems zur Pflanzenaufzucht: Automatisierte Umwelt- und Wachstumsüberwachung sowie Steuerung	Eld/EEem-AM	1	Jurisch
Schönherr	1	Erweiterung eines Prozessmodells (VHDL) um Vektor-Befehle	(EA), AM, IE EEem - (EA), AM, IE	2 1	
Schönherr	2	Erweiterung von VHDL-Modulen für UDP um Berechnung und Prüfung der Prüfsumme	(EA), AM, IE EEem - (EA), AM, IE	2 1	
Schönherr	3	Entwicklung von Verifikationskomponenten für ein serielles Protokoll in UVM-SystemC (C++)	(EA), AM, IE	2	
Zaiczek	M1	Modellierung, Simulation und Regelung eines Helikopterversuchsstands	EEem: MS, FM, PA, PI Elm: AM	1	Herzog
Zaiczek	M2	Optimierung und Erprobung eines didaktischen Demonstratorbausatzes eines Antriebssystems mit einer Drehstrom-Asynchronmaschine	EEem: MS, FM, EAS, PA, PI Elm: EA, AM	1	Beck
Zaiczek	M3	Auslegung und Umsetzung elektrischer Antriebe zur Realisierung der Greiffunktion und Vertikalbewegung an einem Portalroboter	EEem: MS, FM, EAS, PA, PI Elm: EA, AM	1	Ludwig

Hochschullehrer	Thema		geeignet für Studierende		
	Nr.	Bezeichnung	Studiengang/ Studienrichtung	Anzahl	Namen
Zaiczek	M4	Optimierung und Erprobung eines einachsigen aktiven Magnetlager-Demonstrators	EEem: MS, FM, EAS, PA, PI Elm: EA, AM	1	Winkler
Zaiczek	M5	Erweiterung und Überarbeitung eines Laborversuchsstandes zur Regelung einer fremderregten Gleichstrommaschine im Feldschwäcbereich	AM, EA, EEem - EAS, EE, PA, PI, MS, FM	2-3 1	Lovric
Zeisberg	1	Entwicklung eines Praktikumsversuches für Bluetooth Low Energy Audio	AM, EA, EEem - EA, AM, IE	2-3 1	
Zeisberg	2	Entwicklung eines Praktikumsversuches für Mioty	AM, EA, EEem - EA, AM, IE	2-3 1	
Zeisberg	3	Entwicklung eines Praktikumsversuches für Matter	AM, EA, EEem - EAS, EE, PA, PI, MS, FM	2-3 1	
Zeisberg	4	Entwicklung eines neuen Praktikumsboard für Mikroprozessortechnik	EA, AM, IE EEem - EA, AM, IE	1-3	
Zeisberg	5	Weiterentwicklung des CAN Versuchsstandes Fahrzeug	EA, AM, IE EEem - EA, AM, IE	1-3	

Ablauf der Einschreibung:

1. beim Professor melden
2. persönliche Einschreibung bei Frau Glöckner