

Satzung zur Änderung der  
Prüfungsordnungen  
für die Diplomstudiengänge

**Computertechnik/Automatisierungstechnik,  
Elektrotechnik/Elektronik und  
Informationstechnik/Kommunikationstechnik**

sowie die Bachelorstudiengänge

**Computertechnik/Automatisierungstechnik,  
Elektrotechnik/Elektronik,  
Informationstechnik/Kommunikationstechnik  
und Mechatronik**

an der Hochschule für Technik und Wirtschaft Dresden  
University of Applied Sciences

vom

**11. Januar 2011**

Aufgrund von § 34 Abs. 1 des Gesetzes über die Hochschulen im Freistaat Sachsen (Sächsisches Hochschulgesetz – SächsHSG) vom 10. Dezember 2008 (SächsGVBl. S. 900), das zuletzt durch Artikel 21 des Gesetzes vom 15. Dezember 2010 (SächsGVBl. S. 387, 400) geändert worden ist, hat die Hochschule für Technik und Wirtschaft Dresden, nachfolgend HTW Dresden genannt, folgende Satzung erlassen.

**Artikel I      Änderung der Prüfungsordnung  
für die Diplomstudiengänge Computertechnik/ Automatisierungstechnik,  
Elektrotechnik/ Elektronik und Informationstechnik/  
Kommunikationstechnik**

Die Prüfungsordnung für die Diplomstudiengänge Computertechnik/Automatisierungstechnik, Elektrotechnik/Elektronik und Informationstechnik/Kommunikationstechnik vom 24. August 2010 wird wie folgt geändert:

In Anlage 1 (Prüfungsplan) werden die Prüfungsleistungen des Moduls XX\_06.12 Informatik 1 statt „PVL Test (45’), PVL Computerprojekt, SP (120’)“ im 2. Semester ersetzt durch „PVL Test (90’)“ im 1. Semester sowie „PVL Computerprojekt, SP (120’)“ im 2. Semester.

**Artikel II      Änderung der Prüfungsordnung  
für den Bachelorstudiengang Computertechnik/Automatisierungstechnik**

Die Prüfungsordnung für den Bachelorstudiengang Computertechnik/Automatisierungstechnik vom 24. August 2010 wird wie folgt geändert:

In Anlage 1.1 (Prüfungsplan) werden die Prüfungsleistungen des Moduls AT\_06.12 Informatik 1 statt „PVL Test (45’), PVL Computerprojekt, SP (120’)“ im 2. Semester ersetzt durch „PVL Test (90’)“ im 1. Semester sowie „PVL Computerprojekt, SP (120’)“ im 2. Semester.

**Artikel III     Änderung der Prüfungsordnung  
für den Bachelorstudiengang Elektrotechnik/ Elektronik**

Die Prüfungsordnung für den Bachelorstudiengang Elektrotechnik/ Elektronik vom 24. August 2010 wird wie folgt geändert:

In Anlage 1.1 (Prüfungsplan) werden die Prüfungsleistungen des Moduls ET\_06.12 Informatik 1 statt „PVL Test (45’), PVL Computerprojekt, SP (120’)“ im 2. Semester ersetzt durch „PVL Test (90’)“ im 1. Semester sowie „PVL Computerprojekt, SP (120’)“ im 2. Semester.

**Artikel IV     Änderung der Prüfungsordnung  
für den Bachelorstudiengang Informationstechnik/  
Kommunikationstechnik**

Die Prüfungsordnung für den Bachelorstudiengang Informationstechnik/Kommunikationstechnik vom 24. August 2010 wird wie folgt geändert:

In Anlage 1.1 (Prüfungsplan) werden die Prüfungsleistungen des Moduls IT\_06.12 Informatik 1 statt „PVL Test (45’), PVL Computerprojekt, SP (120’)“ im 2. Semester ersetzt durch „PVL Test (90’)“ im 1. Semester sowie „PVL Computerprojekt, SP (120’)“ im 2. Semester.

## **Artikel V      Änderung der Prüfungsordnung für den Bachelorstudiengang Mechatronik**

Die Prüfungsordnung für den Bachelorstudiengang Mechatronik vom 24. August 2010 wird wie folgt geändert:

In Anlage 1.1 (Prüfungsplan) werden die Prüfungsleistungen des Moduls MT\_06.12 Informatik 1 statt „PVL Test (45’), PVL Computerprojekt, SP (120’)“ im 2. Semester ersetzt durch „PVL Test (90’)“ im 1. Semester sowie „PVL Computerprojekt, SP (120’)“ im 2. Semester.

## **Artikel VI      In-Kraft-Treten**

Diese Satzung tritt mit Wirkung vom 01.09.2010 in Kraft. Sie wird veröffentlicht.

Ausgefertigt auf Grund des Beschlusses des Fakultätsrates vom 16. November 2010 sowie der Genehmigung des Rektorates vom 11. Januar 2011.

Dresden, den 11. Januar 2011

Prof. Dr.-Ing. habil. Roland Stenzel  
Rektor